

## t.TIN2 - Technische Informatik 2

**Kursverantwortung:** Hans Käser, ksha  
**Credits:** 4  
**Schuljahr:** 2010/2011  
**Zuletzt gespeichert:** 20.08.2010 16:16

### Lernziel:

Der Studierende versteht die Funktionsweise einer Mikroprozessor-Hardware und kann Anschaltungen von I/O-Ports und Speicher an ein Bussystem erstellen. Er kann einfache Statemachines entwerfen und systematisch in ein Programm umsetzen. Er versteht die Schnittstelle zu Hochsprachen und kann Module in C und Assembler zusammenfügen.

### Lerninhalt:

- Mikroprozessor-Hardware: Bussystem, Anschaltung von einfachen I/O-Ports und von Memorybausteinen.
- Interruptsystem: Hardware und Programmierung
- Modulare Programmierung in Assembler und C
- System-Modellierung mit SDL-Technik
- Schnittstelle zu Hochsprachen und Parameterübergabe via Stack

### Vorkenntnisse:

Digitaltechnik, Technische Informatik I

### Durchführung:

Unterrichtsart	Anzahl Lektionen pro Woche
Vorlesung	14*2
Übung/Praktika	7*4
Gruppenunterricht	
Blockunterricht	
Seminar	

### Leistungsnachweise:

Laut Tabelle oder gemäss schriftlicher Festlegung des Dozierenden zu Semesterbeginn!

Anzahl	Art	Gewichtung
1	Modulendprüfung	67 %
2	Prüfungen während der Unterrichtszeit	je 11 %
6	Weitere Leistungsnachweise	Praktika 11 %

### Unterrichtssprache:

-

### Unterrichtsunterlagen:

Buch Technische Informatik II, Thomas Müller et. al., vdf-Verlag Zürich, ISBN 978-3-7281-3256-7, 2. Auflage 2010

**Bemerkungen:**

-